

プリント配線板設計のための
SI/PI/EMC シミュレーション技術の歴史と今後の展望

谷 貞宏*

A History and Future Visions of SI/PI/EMC Simulation Technologies for PCBs

Sadahiro TANI*

* ST-Lab 技術美研究所 (〒 662-0872 兵庫県西宮市高座町 14 番 33 号)

* Sophisticated Technology Laboratory (14-33 Takakura-Cho, Nishinomiya, Hyogo 662-0872)